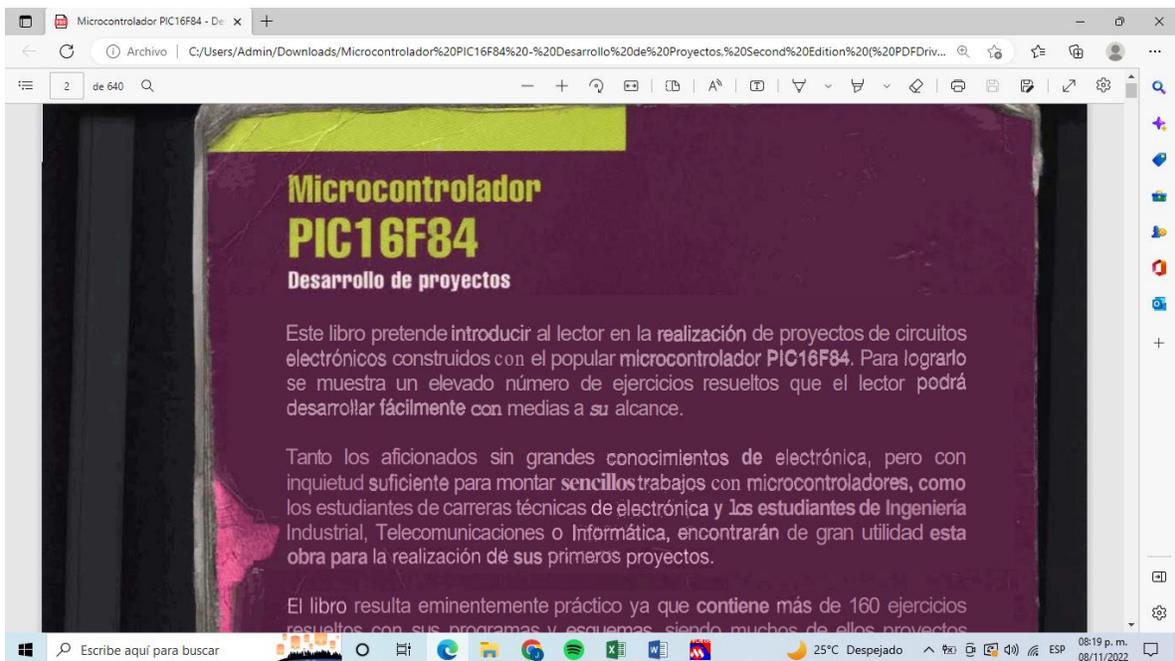


EVIDENCIAS DOCENCIA JMCH



MANEJO DE INSTRUCCIONES
RLF Rotate Left f through Carry

Antes de explicar el manejo de ésta instrucción observemos las tablas siguientes:

PUERTO A				PUERTO B							
0	0	0	0	1	0	0	0	0	0	1	0
0	0	0	1	0	0	0	0	0	1	0	0
0	0	1	0	0	0	0	0	1	0	0	0

Valores posicionales 128 64 32 16 8 4 2 1

PUERTO A				PUERTO B			
----------	--	--	--	----------	--	--	--

Página 1 de 2 227 palabras Español (España) 25°C Despejado 08:20 p. m. 08/11/2022

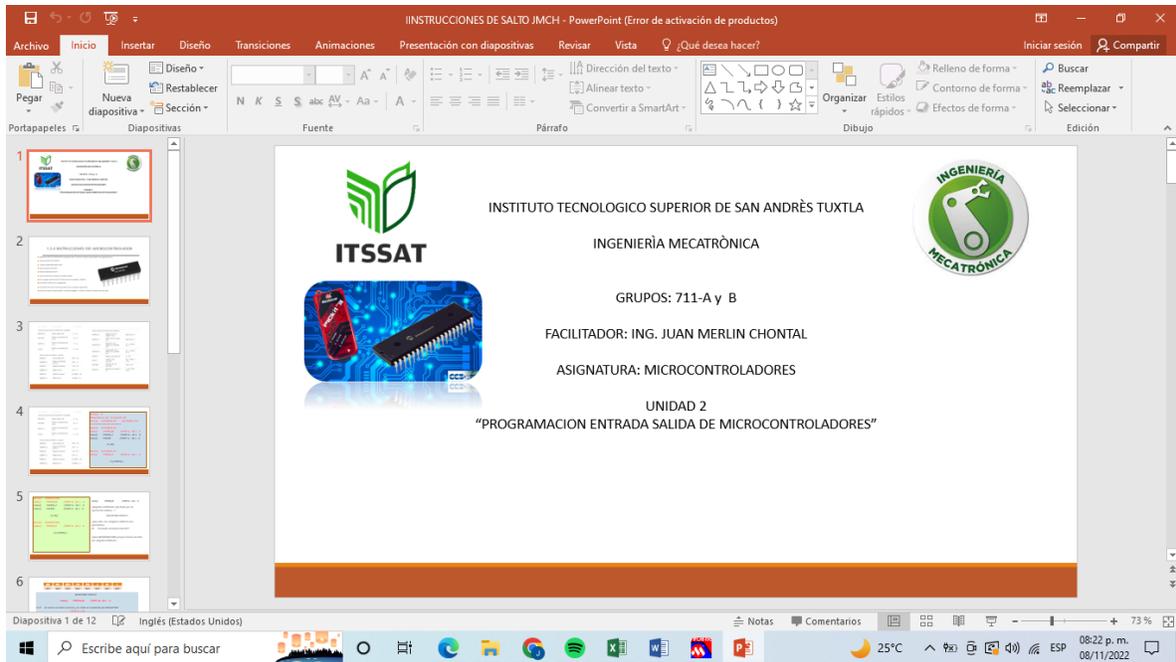
MANEJO DE INSTRUCCIONES
RLF Rotate Left f through Carry

PRODUCTO POR 2

OBSERVE VALOR EN PTO A Y COMPARE RESULTADO EN PTO B

PUERTO A				PUERTO B						
2	0	0	0	1	0	0	0	0	1	1
4	0	0	1	0	0	0	0	1	0	2
8	0	1	0	0	0	0	1	0	0	4
16	1	0	0	0	0	1	0	0	0	8

Página 1 de 1 170 palabras Español (España) 25°C Despejado 08:21 p. m. 08/11/2022



INSTRUCCION	DESCRIPCION	OPERACION
Instrucciones para la transmisión de datos		
MOVLW k	Mover literal a W	k -> w
MOVWF f	Mover el contenido de W a f	W -> f
MOVF f,d	Mover el contenido de f a d	f -> d
CLRW	Borrar el contenido de W	0 -> W

Instrucciones aritmético – lógicas		
ADDLW k	Sumar literal a W	W+k -> W
ADDWF f,d	Sumar el contenido de W y f	W+f -> d
SUBLW k	Restar W de literal	k-W -> W
SUBWF f,d	Restar W de f	f-W -> d
ANDLW k	AND W con literal	W AND k -> W
ANDWF f,d	AND W con f	W AND f -> d

```

Movlw k
Move literal (k) to register W
Movlw b'00001101' ;W=00001101
*****

Movlw b'00001101'
Subwf PORTA,W ;PORT A - W > d
Subwf PORTA,1 ;PORT A - W > d
Subwf PORTA ;PORT A - W > d

d ( W )

Movlw b'00001101'
Subwf PORTA,0 ;PORT A - W > d

d ( PORTA )

```

EVALUACIÓN UNIDAD 1 MICROCONTROLADORES ING MECATRONICA

GRUPO 711ª SEP 2022 ING. MERLIN

- 1.- Arquitectura empleada en los microcontroladores en la cual se dispone de 2 memorias independientes las cuales se conectan a través de buses separados.
- 2.- Registros especiales que permiten seleccionar los puertos en un microcontrolador como puerto de entrada o puerto de salida
- 3.- Pines de alimentación y tierra (masa) en el 16F84A
- 4.- Es una instrucción ARITMETICA en un microcontrolador
- 5.- En qué dirección de memoria del banco 1 está situado el registro OPTION
- 6.- BIT del registro status que nos permite seleccionar los bancos en un PIC16F84A

docs.google.com/forms/d/1Zd9Ey-FKbmLi9wdptXamNiSjySeOpSr-y0aiR9GwBS0/edit#responses

evaluacion microunil

Preguntas **Respuestas** (35) Configuración Puntos totales: 20

3.- Es una instrucción ARITMETICA en un microcontrolador Copiar

25 de 35 respuestas correctas

Instrucción	Votos	Porcentaje
movf Registro1, W	6	17,1 %
btfss STATUS, Z	2	5,7 %
✓ subwf Registro2, W	25	71,4 %
andwf FSR, W	2	5,7 %

4.- En qué dirección de memoria del banco 1 está situado el registro OPTION en el PIC 16F84A Copiar

21 de 33 respuestas correctas

```
e Edit View Project Debugger Programmer Tools Configure Window Help
ecksum: 0x6045

|:PROGRAMA COMPARA PUERTO B > NUMERO
LIST P=16F877A
INCLUDE <P16F877A.INC>
_CONFIG_CP_OFF & _WDT_OFF & _PWRTE_ON & _XT_OSC ;

CONST EQU d'30'

;ZONA DE CODIGOS
ORG 0

Inicio
bsf STATUS, RP0 ; Configure RP0 Y RP1 to
bcf STATUS, RP1 ; select Bank 1
clrf TRISC ;Puerto C habilitado como salida
movlw 0xFF
movwf TRISB ; Puerto B habilitado como entrada
bcf STATUS, RP0 ; Select Bank 0
clrf TRISB ;BORRA INFORMACION
clrf TRISC ;BORRA INFORMACION
```

