

## Lista de cotejo de Reporte de Actividad Investigación

**Nombre asignatura:** Electrónica Digital

**Tema:** Compuertas lógicas y algebra booleana.

**Unidad 2**

**Nombre de la actividad:** Investigación sobre compuertas lógicas y algebra booleana.

**Nombre del alumno:** Sídney López López

**Nombre del docente:** Dr. Guillermo Reyes Morales

Criterios	Indicador máximo por criterio	Indicador de alcance total (30%)
1. Anexo se encuentra una portada	0-5	4
2. Explica el procedimiento de solución para llevar a cabo la actividad solicitada: <ul style="list-style-type: none"> <li>• Respalda en 5 fuentes de información y hace cita del autor.</li> <li>• Conoce, identifica y analiza los temas correspondientes a la unidad para explicar el procedimiento utilizado para dar solución a lo solicitado.</li> <li>• Descripción satisfactoria al procedimiento de solución para llevar a cabo la actividad</li> </ul>	0-15	14
3. Anexo de conclusiones	0-5	5
4. Manejo e inclusión de referencias bibliográficas	0-5	4
<b>Total Indicador:</b>	30	27

## Guía de observación para Presentación en PowerPoint

**Nombre asignatura:** Manufactura Avanzada

**Tema:** Compuertas lógicas y algebra booleana.

**Nombre de la exposición:** Explicación de los temas de la unidad.

**Nombre del alumno o integrantes del equipo:** Sídney López López

**Nombre del docente:** Dr. Guillermo Reyes Morales

Criterios	Indicador máximo por criterio	Indicador de alcance total (30%)
5. Capacidad crítica y autocrítica del trabajo	0-5	5
6. Habilidad en el uso de TIC	0-7	6
7. Dominio del tema	0-7	6
8. Utilización de ejemplos acorde al tema explicado.	0-7	7
9. Manejo e inclusión de referencias bibliográficas	0-4	3
<b>Total Indicador</b>	30	27

## Lista de cotejo de Reporte de la Practica

Nombre asignatura: Manufactura Avanzada

Tema: Compuertas lógicas y algebra booleana.

**Unidad 2**

Nombre de la actividad: Diseñar los circuitos de las 3 tablas y simular su funcionamiento.

Nombre del alumno: Sídney López López

Nombre del docente: Dr. Guillermo Reyes Morales

Crterios	Indicador máximo por criterio	Indicador de alcance total (40%)
10. Anexo se encuentra una portada	0-5	5
11. Explica el procedimiento de solución para llevar a cabo la actividad solicitada: <ul style="list-style-type: none"> <li>• Respalda en 5 fuentes de información y hace cita del autor.</li> <li>• Conoce, identifica y analiza los temas correspondientes a la unidad para explicar el procedimiento utilizado para dar solución a lo solicitado.</li> <li>• Descripción satisfactoria al procedimiento de solución para llevar a cabo la actividad</li> </ul>	0-25	23
12. Anexo de conclusiones	0-5	4
13. Manejo e inclusión de referencias bibliográficas	0-5	4
<b>Total Indicador:</b>	40	36



**INSTITUTO TECNOLÓGICO SUPERIOR DE SAN ANDRÉS TUXTLA**



**CARRERA:**

**INGENIERÍA MECATRÓNICA**

**MATERIA:**

**ELÉCTRONICA DIGITAL**

**DOCENTE:**

**DR. GUILLERMO REYES MORALES**

**GRUPO:**

**611-B**

**PERIODO:**

**FEBRERO-JUNIO 2025**

**TRABAJO:**

**INVESTIGACIÓN U2 COMPUERTAS LÓGICAS Y ALGEBRA**

**BOOLEANA**

**INTEGRANTES:**

**CARMONA XOLO RENATA NICOLE**

**LÓPEZ LÓPEZ SIDNEY**

**MARTÍNEZ PICHAL YAHANA DE LOS ÁNGELES**

**FECHA DE ENTREGA:**

**16 DE MARZO DEL 2025**





**INSTITUTO TECNOLÓGICO SUPERIOR  
DE SAN ANDRÉS TUXTLA**

**Materia:**  
Electrónica Digital

**Docente:**  
Dr. Guillermo Reyes Morales

**Alumnas:**  
Carmona Xolo Renata Nicole  
Lopez Lopez Sidney  
Martinez Pichal Yahana de los Angeles

**Grupo:**  
611- B

**INSTITUTO TECNOLÓGICO SUPERIOR DE SAN ANDRÉS TUXTLA**



**CARRERA:**

**INGENIERÍA MEGATRÓNICA**

**MATERIA:**

**ELÉCTRONICA DIGITAL**

**DOCENTE:**

**DR. GUILLERMO REYES MORALES**

**GRUPO:**

**611-B**

**PERIODO:**

**FEBRERO-JUNIO 2025**

**TRABAJO:**

**REALIZAR LA PRACTICA DE LOS DISEÑOS DE CIRCUITOS DE  
LAS 3 TABLAS**

**INTEGRANTES:**

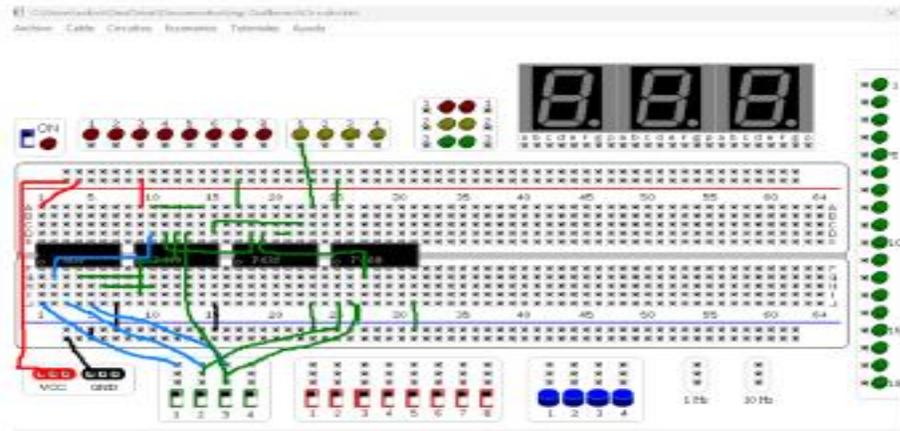
**CARMONA XOLO RENATA NICOLE**

**YAHANA DE LOS A. MARTINEZ PICHAL**

**LÓPEZ LÓPEZ SIDNEY**

**FECHA DE ENTREGA:**

**30 DE ABRIL DEL 2025**



### Circuito 3

Procedimiento:

7. Proponga un circuito que realice la tabla de verdad que aparece en la figura 3-69.
  - a) Con el empleo del álgebra booleana. [7]
  - b) Con el uso del método del mapa de Karnaugh. [8]

C	B	A	Y
0	0	0	1
0	0	1	0
0	1	0	1
0	1	1	0
1	0	0	1
1	0	1	1
1	1	0	1
1	1	1	0

FIGURA 3-69

